



СИСТЕМНЕ ПРОГРАМУВАННЯ 2. Основи системного програмування

Робоча програма навчальної дисципліни (Силабус)

Реквізити навчальної дисципліни

Рівень вищої освіти	<i>Перший (бакалаврський)</i>
Галузь знань	<i>12 Інформаційні технології</i>
Спеціальність	<i>123 Комп'ютерна інженерія</i>
Освітня програма	<i>Системне програмування і спеціалізовані комп'ютерні системи</i>
Статус дисципліни	<i>Нормативна</i>
Форма навчання	<i>дистанційна</i>
Рік підготовки, семестр	<i>2 курс, весняний семестр</i>
Обсяг дисципліни	<i>2,5 кредити (75 годин)</i>
Семестровий контроль/ контрольні заходи	<i>Екзамен/контрольна робота, опитування по попередній лекції</i>
Розклад занять	<i>Щотижня: лекція для всіх груп, лабораторне заняття для кожної групи раз на два тижні. Дистанційний режим</i>
Мова викладання	<i>Українська</i>
Інформація про керівника курсу / викладачів	Лектор: к.т.н, с.н.с. Тесленко Олександр Кирилович, akirill766@ukr.net teslenko@scs.kpi.ua Лабораторні: к.т.н, с.н.с. Тесленко Олександр Кирилович, Ст. викладач Дробязко Ірина Павлівна
Розміщення курсу	На кафедральній системі дистанційного навчання https://scs-kpi.pp.ua/

Програма навчальної дисципліни

1. Опис навчальної дисципліни, її мета, предмет вивчення та результати навчання

Предмет дисципліни. Вивчення кредитного модуля "Системне програмування 2. Основи системного програмування" дозволяє сформувати у студентів компетенції, необхідні для розв'язання практичних задач професійної діяльності, пов'язаної з аналізом, використанням та розробкою програмного забезпечення системного спрямування для сучасних комп'ютерних пристроїв різного призначення.

Метою навчальної дисципліни є формування у студентів здатностей:

- Створювати базовий алгоритм компіляторів програм мовою Асемблера ;
- аналізувати особливості обміну даними із зовнішніми пристроями;
- визначати особливості організації переривань в комп'ютерних системах;
- забезпечувати захист програмних модулів від взаємних впливів;
- визначати особливості співпроцесорів та їх взаємодію з центральним процесором

2. Пререквізити та постреквізити дисципліни (місце в структурно-логічній схемі навчання за відповідною освітньою програмою)

Кредитний модуль "Системне програмування 2. Основи системного програмування" базується на кредитних модулях "Системне програмування 1. Мова Асемблера", «Програмування-1. Основи програмування» та « Структури даних та алгоритми»

Кредитний модуль "Системне програмування 2. Основи системного програмування" забезпечує вивчення кредитних модулів " «Інженерія програмного забезпечення-1. Основи проектування трансляторів», «Інженерія програмного забезпечення-2. Операційні системи», «Локальні мережі» навчального плану ОКР «Бакалавр» за напрямом підготовки 123 – «Комп'ютерна інженерія».

3. Зміст навчальної дисципліни

Тема 1. Основи розробки Асемблерів.

Тема 2. Програмне управління зовнішніми пристроями.

Тема 3. Система переривань ЕОМ.

Тема 4. Програмування в захищеному режимі.

Тема 5. Програмування математичного співпроцесора.

4. Навчальні матеріали та ресурси

1. Дробязко І.П.,Тесленко О.К. Програмування мовою Асемблера. Лабораторний практикум з дисципліни «Системне програмування» [Електронне видання] К. : ФПМ, НТУУ «КПІ», 2013 Протокол №6 засідання вченої ради ФПМ від 12.01.2013

2. О.К. Тесленко, І.П. Дробязко СИСТЕМНЕ ПРОГРАМУВАННЯ КУРСОВА РОБОТА 162 с Рекомендовано Методичною радою КПІ ім. Ігоря Сікорського як навчальний посібник для здобувачів ступеня бакалавра за освітньою програмою «Системне програмування і спеціалізовані комп'ютерні системи» спеціальності 123 «Комп'ютерна інженерія» Гриф надано Методичною радою КПІ ім. Ігоря Сікорського (протокол № 5 від 14.01.2021 р. за поданням Вченої ради факультету прикладної математики (протокол № 5 від 14.12.2020) р..

3. Пирогов В. Асемблер. Учебник. М.2004

4. Юров ВAssembler. Учебный курс. С-Пб .Питер.2001.

5. Зубков С. Assembler. Язык неограниченных возможностей. М.2004.

Додаткова література

1. Абель. Программирование на языке Асемблера для IBM PC М. 2003.

2. Кулаков В. Программирование на аппаратном уровне. С-Пб. 2001.

3. Михальчук В. и др. Микропроцессоры 80x86, Pentium. Минск. 1994

5. Бек Л. Введение в системное программирование. М.Мир.1983

6. Бердышев Е. Технология MMX. М. Диалог-МИФИ. 1999

7. Григорьев В. Микропроцессор i486. Архитектура и программирование. М. Гранал. 1993

8. Лебедев В.Н. Введение в системы программирования. М. Статистика. 1977

9. Квитнер П. Задачи.Программы. Вычисления.Результаты. М. Мир. 1980.

6. Intel Architecture Developer's Manual. Volume 2. Instruction Set Reference. Order Number 243191.

7. Intel Architecture Developer's Manual. Volume 3. System Programming Guide. Order Number 243192.

8. Intel® 64 and IA-32 Architectures Software Developer's Manual. Volume 1: Basic Architecture

Навчальний контент

5. Методика опанування навчальної дисципліни (освітнього компонента)

Лекційні заняття

Тема 1. Основи розробки Асемблерів

Лекція 1.1. Варіанти реалізації компіляторів програм мовою Асемблера. Методи прямої трансляції та використання теорії цифрових автоматів. Структура двохпереглядного компілятора. Задачі першого та другого переглядів. Таблиці компілятора.

Лекція 1.2. Лексичний аналіз, визначення та класифікація лексем. Таблиця ключових ідентифікаторів. Формування таблиці лексем рядків програми. Визначення структури рядків та формування таблиці рядків.

Лекція 1.3. Обробка директив Segment, Ends та Assume мови Асемблера. Роль лічильника адреси Асемблера. Формування таблиці ідентифікаторів користувача, таблиці сегментів та таблиці назначень сегментних регістрів

Лекція 1.4. Проблема визначення кількості байт команди процесора по рядку програми мовою Асемблера. Тип даних та тип адресації. Визначення наявності префіксів, байтів modr/m, Sib , та зміщення в команді процесора.

Лекція 1.5. Обробка абсолютних виразів – алгоритм Дейкстри. Обробка директив трансляції по умові. Обробка макросів. Генерування машинних команд, формування байтів modr/m, Sib. Формування лістингу. Основи формування об'єктного коду.

Література: 1 стор. 1-108, 2 стор. 61-64, 3 стор. 32-56

Тема 2. Програмне управління зовнішніми пристроями.

Лекція 1.1. Складові частини організації програмного управління зовнішніми пристроями, команди введення-виведення, реєстри зовнішніх пристроїв (порти). Особливості функціонування зовнішніх пристроїв. Забезпечення реального часу.

Лекція 1.2. Робота з основними зовнішніми пристроями ПЕОМ

Лекція 1.2. Методи обміну даними з зовнішніми пристроями. Поняття та проблеми організації драйверів. Використання прямого доступу до пам'яті.

Література: 4 стор. 135-142

Завдання на СРС: Вивчення особливостей функціонування основних зовнішніх пристроїв ПЕОМ.

Тема 3. Система переривань ЕОМ.

Лекція 3.1. Поняття переривання в ЕОМ. Цілі та задачі системи переривань. Склад та функціонування складових частин системи переривань. Послідовність процесів в ЕОМ при перериваннях від зовнішніх пристроїв. Суть вектора переривань та організація таблиці векторів переривань.

Лекція 3.2 Поняття допустимого часу обслуговування зовнішнього пристрою. Класифікація зовнішніх пристроїв по допустимому часу обслуговування. Поняття пріоритету. Необхідність динамічної зміни пріоритетів

Лекція 3.3 Програми обслуговування переривань та вимоги до їх створення – збереження та відновлення контексту, критичний час обслуговування та забезпечення ієрархії переривань. Перехоплення переривань та методи їх організації.

Лекція 3.4 Суть проблеми повторного входження, апаратні та програмні засоби запобігання повторним входженням. Організації управління задачами в операційних системах реального часу

Література: 4 стор. 41-59, 5 стор. 35-42

Завдання на СРС: Програмне та апаратне управління дозволом на переривання в реєстрі ознак. Управління контролером переривань. Таблиця векторів переривань в реальному режимі ПЕОМ.

Тема 4. Програмування в захищеному режимі

Лекція 4.1. Суть захищеного режиму, системна архітектура та системні типи даних захищеного режиму на рівні сегментів.

Лекція 4.2. Сторінкова організації пам'яті. Поняття лінійної адреси. Системна архітектура та системні типи даних захищеного режиму на рівні сторінок.

Лекція 4.3. Система привілеїв. Особливості обробки переривань. Внутрішні переривання (виключення) захищеного режиму.

Література: 4 стор. 407-437, 5 Розділ 10. Процесори Intel в захищеному режимі.

Завдання на СРС: Програмна організація переключення процесора в захищений режим та в режим 64-розрядних адрес.

Тема 5. Програмування математичного співпроцесора.

Лекція 5.1. Поняття співпроцесора, варіанти організації співпроцесорів, організація взаємодії з головним процесором. Системна архітектура співпроцесора Intel. .

Лекція 5.2. Характеристика типів даних та системи команд математичного співпроцесора, різниця між системними і прикладними командами співпроцесора. Виключення при виконанні команд співпроцесора Забезпечення обробки виключень головним процесором.

Література: 6 стор. 266-311.

Завдання на СРС: Особливості мнемонік команд співпроцесора, робота з регістровим стеком

ЛАБОРАТОРНІ ЗАНЯТТЯ

Основні завдання циклу лабораторних занять робіт є набуття студентами практичних навичок створювати програмні модулі з базових основ системного програмування – для роботи з зовнішніми пристроями, управління задачами, управління співпроцесором.

- Вивчення методики прямого програмування відео пам'яті та програмування пристрою "миша".
- Вивчення методики побудови програм обробки переривань і прямого програмування обміну даними з зовнішніми пристроями. Організація багатопрограмного режиму.
- Програмування математичного співпроцесора та графічних режимів відео контролера

Самостійна робота студента

Тема 2. Програмне управління зовнішніми пристроями.

Вивчення особливостей функціонування основних зовнішніх пристроїв ПЕОМ

Література: 4 стор. 135-142

Тема 3. Система переривань ЕОМ.

Програмне та апаратне управління дозволом на переривання в регістрі ознак. Управління контролером переривань. Таблиця векторів переривань в реальному режимі ПЕОМ

Література: 4 стор. 41-59, 5 стор. 35-42

Тема 4. Програмування в захищеному режимі

Програмна організація переключення процесора в захищений режим та в режим 64-розрядних адрес.

Література: 4 стор. 407-437, 5 Розділ 10. Процесори Intel в захищеному режимі.

Тема 5. Програмування математичного співпроцесора.

Завдання на СРС: Особливості мнемонік команд співпроцесора, робота з регістровим стеком

Література: 6 стор. 266-311.

6. Політика навчальної дисципліни (освітнього компонента)

- *правила відвідування занять – обов'язкове (як лекцій, так і лабораторних);*
- *правила захисту лабораторних робіт;*
Приймання викладачем лабораторної роботи включає:
 - а) безпомилкову роботу програми під час перевірки викладачем або самостійне виправлення помилки на протязі поточного заняття;*
 - б) самостійність студента при створенні програми, яка визначається знанням семантики будь якої директиви чи будь якої машинної інструкції пред'явленої програми та усвідомлення ролі в наданій програмі будь якої директиви чи будь якої машинної інструкції;*
 - с) спроможність на протязі поточного заняття незначно модифікувати програму за вимогою викладача;*

7. Види контролю та рейтингова система оцінювання результатів навчання (PCO)

ПОЛОЖЕННЯ про рейтингову систему оцінки успішності студентів

з кредитного модуля “Системне програмування 2. Основи системного програмування», 4-й семестр, екзамен

Рейтинг студента з кредитного модуля складається з:
балів за виконання та захист лабораторних робіт,
балів за експрес опитування по матеріалах попередньої лекції,
балів за модульний контроль

I. Система рейтингових (вагових) балів та критерії оцінювання

1. Лабораторні роботи

Ваговий бал R_I – 12. Максимальна кількість балів за три лабораторні роботи дорівнює $12 \text{ балів} \times 3 = 36 \text{ балів}$.

Критерії оцінювання.

Приймання викладачем лабораторної роботи включає:

- а) безпомилкову роботу програми під час перевірки викладачем або самостійне виправлення помилки на протязі поточного заняття;
- б) самостійність студента при створенні програми, яка визначається знанням семантики будь якої директиви чи будь якої машинної інструкції пред'явленої програми та усвідомлення ролі в наданій програмі будь якої директиви чи будь якої машинної інструкції; спроможність на протязі поточного заняття незначно модифікувати програму на вимогу викладача;

Максимальний ваговий бал (12) студент одержує при умові вчасної здачі лабораторної роботи

:

- лабораторна робота №5 – до 10.03.21 включно
- лабораторна робота №6 – до 21.04.21 включно
- лабораторна робота №7 – до 21.05.21 включно

При здачі лабораторної роботи з запізненням на тиждень – 10 балів

При здачі лабораторної роботи з запізненням на 2 тижні – 8 балів

При здачі лабораторної роботи з запізненням на місяць – 6 балів

При здачі лабораторної роботи з запізненням на більше чим місяць, або після 1.06.20 – 5 балів

2. Експрес опитування по матеріалах попередньої лекції

Максимальний ваговий бал (8) студент одержує при умові вчасної відповіді на задане йому запитання.

Критерії оцінювання.

- Відповідь правильна, повна та прокоментована $R_2 = 8$
- Відповідь правильна, але не прокоментована, або не повна $R_2 = 6$ балів
- Відповідь не правильна, але коментар вказує на механічну помилку (наприклад, помилку в термінології) та не повна $R_2 = 4$ бали
- Відповідь не правильна, не повна, але коментар вказує на не значну логічну помилку – 2 бали
 - 0 балів в інших випадках

Якщо студент на протязі семестру отримує більше ніж одне запитання, то йому зарахується середнє значення балів.

3. Модульний контроль

Ваговий бал одного запитання – $r_3 = 8$. Максимальна кількість балів за два запитання дорівнює $8 \text{ балів} \times 2 = 16$ балів.

Критерії оцінювання.

- Відповідь правильна, повна та прокоментована $r_2 = 8$
- Відповідь правильна, але не прокоментована, або не повна $r_2 = 6$ балів
- Відповідь не правильна, але коментар вказує на механічну помилку (наприклад, помилку в термінології) та не повна $r_2 = 4$ бали
- Відповідь не правильна, не повна, але коментар вказує на не значну логічну помилку – 2 бали
 - 0 балів в інших випадках.

5. Заохочувальні бали : (можуть бути додані викладачем, в залежності від ситуації)

- За здані в строк підряд дві роботи - +1 бал (при умові якісного виконання);
- За здачу всіх лабораторних робіт до початку залікової сесії, не залежно від строків здачі на протязі семестру - +2 бали; (при умові якісного виконання)
- Виконання цих робіт в строк по завданню підвищеної складності +2 бали за кожен роботу (при умові якісного виконання)

Розрахунок шкали (R) рейтингу:

Сума вагових балів контрольних заходів протягом семестру складає:

$$R_c = R_1 + R_2 + R_3 = 36 + 8 + 16 = 60 \text{ балів.}$$

- Екзаменаційна складова шкали дорівнює 40% від R_c , а саме:

$$R_E = R_c \frac{0,4}{1 - 0,4} = 40 \text{ балів.}$$

- Таким чином, рейтингова шкала з дисципліни складає $R = R_c + R_E = 100$ балів.
- Стартовий рейтинг студента $r_c = R_1 + R_2 + R_3 + R_{шв}$ ($R_{шв}$ – заохочувальні бали)
- Необхідною умовою допуску до екзамену є зарахування всіх лабораторних робіт, а також стартовий рейтинг (R_c) не менше 40 % від R_c , тобто 24 бали. В іншому разі студент повинен виконати пропущені лабораторні роботи та/або додаткову контрольну роботу та підвищити свій рейтинг.

Екзаменаційний білет складається з 3 питань – два теоретичних та одного практичного. Максимальна кількість балів за теоретичне питання – 15, за практичне -10.

Для отримання студентом відповідних оцінок (ECTS та традиційних) його рейтингова оцінка **RD** переводиться згідно з таблицею:

RD = $r_c + r_E$	Оцінка ЄКТС	Традиційна оцінка
$95 \leq RD$	відмінно	відмінно
85...94	дуже добре	добре
75...84	добре	
65...74	задовільно	задовільно
60...65	достатньо	
RD ≤ 59	незадовільно	незадовільно

гс < 24 або не виконані інші умови допуску до екзамену	не допущений	не допущений
--------------------------------------------------------	--------------	--------------

ЗАУВАЖЕННЯ. Наведена організація екзаменів відповідає їх проведенню не в дистанційному режимі. При рішенні НТУУ «КПІ» щодо продовження режиму дистанційного навчання до кінця другого семестру, в організації екзамену можливі зміни.

8. Додаткова інформація з дисципліни (освітнього компонента)

- *перелік питань, які виносяться на семестровий модульний контроль в додатку 1 до силабусу;*

Робочу програму навчальної дисципліни (силабус):

Складено посада, науковий ступінь, вчене звання, ПІБ доц. к.т.н., с.н.с Тесленко О.К.

Ухвалено кафедрою _СПіКС_ (протокол № _14_ від _18.06.2021_)

Погоджено Методичною комісією факультету¹ (протокол № _7_ від _24.06.2021_)

ДОДАТОК 1
до робочої програми
кредитного модуля (силабусу)3.05/1

Перелік питань семестрового модульного контролю

1. Охарактеризувати дії, які виконує транслятор при обробці директиви Масго
2. Навести приклад можливої організації бібліотеки макровизначень
3. Охарактеризувати таблицю формальних параметрів директиви Масго та таблицю фактичних параметрів макрокоманди, та їх взаємозв'язок.
4. Чому і при якій умові формальні параметри директиви Масго можуть бути навіть ключовими словами мови Асемблера.
5. Охарактеризувати порядок створення макророзширення
6. Охарактеризувати особливості формування лістингу макророзширення на другому перегляді.
7. Яка принципова різниця між сегментною та сторінковою організацією пам'яті
8. Сегмент відсутній в ОЗП, як операційна система визначає розмір пам'яті, необхідний для його запису з диску.
9. В чому полягає перевага сегментів, куди заборонено запис, при віртуальній сегментації
10. Чому адресу в віртуальній сторінковій адресації називають «лінійною»
11. Для чого служить регістр CR3
12. Чи необхідна віртуальна сторінкова адресація в 4Гбайти при наявності ОЗП ємністю 4Гбайти і чому.
13. Коли доцільно використовувати багаторівневі каталоги при віртуальній сторінковій організації пам'яті.
14. Яка корінна відмінність між процесором та співпроцесором.

¹ Методичною радою університету – для загальноуніверситетських дисциплін.

15. Який пристрій можна назвати співпроцесором
16. Охарактеризувати процес спільного виконання програми процесором та співпроцесором.
17. Які засоби синхронізації роботи процесора і співпроцесора
18. Які формати даних обробляються співпроцесором
19. Які формати даних співпроцесора зберігаються в ОЗП
20. Який формат даних використовується в регістрах даних співпроцесора і як він там появляється
21. Як організувати розгалуження в програмі при порівнянні даних у співпроцесорі

22. Охарактеризувати стек співпроцесора
23. В чому полягає особливість регістра TW
24. Дати загальну характеристику регістру CW(CR)
25. Дати загальну характеристику регістру SW(SR)
26. Дати загальну характеристику регістрам FDP і FIP
27. Для чого в сучасних процесорах 80x86 використовується команда fwait
28. Яким чином визначається тип даних при записуванні із співпроцесора в пам'ять.
29. Яке може бути і що означає закінчення в назвах команд співпроцесора.

30. Дати загальну характеристику командам управління FPU
31. Для чого використовуються системні команди FPU
32. Як визначити дані, при обробці яких виникало виключення
33. Як визначається команди FPU , при виконанні яких виникало виключення

34. Що дає використання команд MMX
35. Охарактеризувати особливості використання групою команд MMX програмно доступних елементів співпроцесора.
36. Що таке арифметика з насиченням.

37. Охарактеризувати основні функції налагоджувачів.
38. Охарактеризувати структуру налагоджувачів
39. Дати загальну характеристику апаратним засобам підтримки процесу налагодження в архітектурі I80x86.
40. Дати загальну характеристику регістрам DR0-DR7.

41. Охарактеризувати вміст регістрів DR0-DR3.
42. Як визначається причина переривання по вектору 1.
43. Які переваги та недоліки використання Int3.

44. Навести класифікацію регістрів ЗП (портів) по функціональному призначенню
45. Дати характеристику методів адресації портів
46. Визначити особливості обміну даними з портами, в порівнянні з комірками пам'яті
47. Надати перелік основних варіантів організації обміну даних з ЗП.

48. Охарактеризувати проблему синхронізації роботи процесора та ЗП
49. Дати загальну характеристику обміну із ЗП без очікування
50. Дати загальну характеристику обміну із ЗП по очікуванню
51. Дати загальну характеристику обміну із ЗП з використанням двох портової пам'яті.
52. Дати загальну характеристику обміну даними між ОЗП із ЗП з використанням прямого доступу до пам'яті (ПДП)

53. Охарактеризувати ідею організації переривань від зовнішніх пристроїв
54. Чому в перериваннях використовується команда `Int`.
55. Охарактеризувати ознаку `If`
56. Охарактеризувати поняття пріоритету ЗП
57. Чи можна по запиту від зовнішнього пристрою перервати виконання команди і чому.
58. Що являє собою вектор переривань, його структура в реальному та захищеному режимах
59. Як встановлюється взаємозв'язок між зовнішнім пристроєм та процедурою обробки переривань
60. Який стек використовується в процедурі обробки переривань і які проблеми при цьому виникають
61. Охарактеризувати особливості завершення процедури обробки переривань

62. Охарактеризувати суть перехоплення переривань.
63. Коротко охарактеризувати варіанти взаємодії процедури обробки переривань користувача із системою при перехопленні
64. Охарактеризувати поняття «повторне входження»
65. В чому полягає основна причина повторного входження
66. Охарактеризувати програмно-апаратні засоби протидії негативним впливам повторного входження.
67. Охарактеризувати використання першого вектору переривань в процесорах Intel
68. Яка принципова різниця між перериваннями та виключеннями
69. Охарактеризувати багато потоковість в комп'ютерних системах

70. Дати загальну характеристику механізму захисту захищеного режиму процесорів 80x86
71. Що і від чого захищається в захищеному режимі
72. Хто встановлює правила захисту в захищеному режимі
73. Як контролюється виконання правил захисту в захищеному режимі
74. Охарактеризувати можливі взаємні впливи програм
75. Яким чином спрацьовує механізм захисту
76. Чи можливе спрацювання механізму захисту для команд передачі управління по умові.
77. Чи існують команди процесора, при виконанні яких механізм захисту не працює. Навести приклади.

78. Дати загальну характеристику дескрипторам сегментів в захищеному режимі
79. Дати загальну характеристику селекторам сегментів в захищеному режимі
80. Яка розрядність і структура сегментних реєстрів в процесорах 80x86
81. Для чого служить тіньова частина сегментних реєстрів
82. Які програми реального режиму є непрацездатними в захищеному режимі і чому ?
83. В сегменти кодів заборонено записувати, як тоді операційні системи завантажують програми в пам'ять.
84. Охарактеризувати особливості контролю за зміщеннях в сегментах стеку
85. Яким чином в програмах захищеного режиму встановлюється розрядність даних та адрес по замовчуванню

86. Надати загальну характеристику системі привілеїв захищеного режиму
87. Як організовується виклик системних процедур із прикладних програм
88. Охарактеризувати можливі варіанти помилки стека
89. Охарактеризувати помилку «Сегмент відсутній»
90. Надати загальну характеристику виключенням захищеного режиму
91. Де розміщується таблиця векторів переривань захищеного режиму
92. Що являє собою вектор переривань в захищеному режимі
93. Яка різниця між шлюзом пастки та шлюзом переривань

94. Що таке дескриптор сегменту, яка його роль в захищеному режимі
95. Що таке селектор дескриптора і для чого він служить
96. Які особливості використання поля розміру сегменту для сегмента стека
97. Чи змінюється вміст реєстрів загального призначення при переключенню із режиму в режим
98. Які дані необхідно підготувати для переключення в захищений режим
99. Яка роль біту 0 в реєстрі CR0.
100. Які привілейовані команди використовувались при підготовці захищеного режиму
101. Які програми реального режиму можуть працювати в захищеному режимі.

102. Дати загальну характеристику сегменту TSS
103. Який механізм використовують системні програми для запуску прикладних програм
104. Яким чином системні програми задають початкову адресу прикладних програм
105. Охарактеризувати реєстр TR
106. Як відбувається переключення задач
107. Яка роль локальних таблиць дескрипторів
108. Особливості команди CALL в захищеному режимі
109. Які команди використовуються для переключення задач.